

제27회 대한민국 반도체설계대전

정부시상 후보자 공개검증

제27회 대한민국 반도체설계대전 정부시상 후보자를 사전 공개하여 국민의견을 수렴하여 심사 자료로 활용하고자 하오니, 붙임 후보에 대해 의견이 있으신 분은 2026.10.21(수)까지 의견 주시기 바랍니다.

1. 공개검증 개요

- 검증기간 : 2026.10.6.~10.21. (15일간)
- 검증대상 : 30개 참가팀(명단 참조)

2. 의견제출

- 제출방법 : 이메일(2minz@ksia.or.kr, parkys98@korea.kr)
- 제출된 의견은 작성자의 실명, 연락처, 구체적인 사유를 명시한 의견에 한하여 시상심사 자료로 활용되며 별도로 회신하지 않습니다.
- 문의처 : 이메일(2minz@ksia.or.kr, parkys98@korea.kr)

2026년 제27회 대한민국 반도체설계대전 정부시상 후보 명단

번호	학교명	대표자	작품명
1	상명대학교	박다빛	256-bit 데이터 전송 구조를 갖는 RISC-V 기반 가변 데이터 폭 4-Lane SpMV 가속기
2	강원대학교	윤석주	70 dBm 이상의 Out-of-Band IIP2와 87.8 dB 송수신 격리를 달성한 블로커 강인형 In-Band Full-Duplex 수신기 설계
3	고려대학교	소준섭	A 0.30-pJ/bit 32-Gb/s Single-Ended PAM-4 Receiver With Comparator-Free Capacitive Feedback Equalizer
4	연세대학교	홍상은	A 12-Gb/s/pin Single-Ended PAM-3 Transmitter with Hybrid Crosstalk Cancellation Using Feedforward Equalization and Time-Modulated Clocking
5	연세대학교	이정현	A 14Gb/s/pin 0.163pJ/b DQ Receiver for HBM with Baud-Rate Phase Tracking Loop Supporting Background Offset Calibration
6	부산대학교	명진만	A 26-42.5 GHz Wideband Variable-Gain Phase Shifter Based on A Vector-Summing amplifier
7	고려대학교	심창민	A 27-Gb/s/pin Inverter-Based Delay-Matched PAM-3 Transceiver With Pattern-Selective Switching Jitter Compensation for Die-to-Die Interfaces
8	연세대학교	신호준	A 37.3-fJ/b/dB 32-Gb/s Baud-Rate Receiver With JTOL-Enhanced CDR Using Phase Tracking Assistance and Embedded Real-Time QEC
9	서강대학교	정현우	A 92.4% Peak Efficiency 48V to 0.8-1.6V Hybrid Converter with Inductor-Interleaved Fibonacci Switched Capacitor
10	성균관대학교	황윤범	A Fully Integrated, GBW-Enhanced Tri-Loop LDO with Maximum Ripple Rejection Tracking for Wideband Power Supply Rejection
11	서강대학교	조주미	A Hybrid Bipolar-Output Isolated Gate Driver Power Supply with Primary-Side Regulation and Switched-Capacitor for SiC Power Devices

번호	학교명	대표자	작품명
12	충북대학교	김서르	A RISC-V Vector Processor for Low-Latency Keyword Spotting Acceleration in Edge AI Systems
13	이화여자대학교	박혜원	A Statistics-Guided Mixed-Precision FPGA Accelerator for Low Power Nighttime Pedestrian Detection
14	서울대학교	김종화	AI 인프라 다중 레인 인터커넥트에서 레인별 전송률 가변과 Deep-SSC 대응을 지원하는 저전력 직접 주파수 추적 디지털 CDR
15	서울과학기술대학교	민태홍	Bit-Level Fusion Accelerator 기반 정맥인식 임베디드 시스템
16	중앙대학교	남인호	EMLUT: EML 연산자 기반 저전력 범용 비선형 연산 가속기
17	강원대학교	김현준	IIP2-Calibration-Free 5G NR FDD Receiver Front End With a TX-Self-Aligned Fourth-Order Active-Feedback RF Notch
18	아주대학교	조영민	NUCLEUS-OMMX
19	한양대학교	이태희	SonicCGRA: 온디바이스 AI를 위한 1D 오디오 CGRA 가속기
20	서울대학교	이사랑	고속 직교 보정 기법을 적용한 W-대역 완전 대칭 직교 국부발진기 생성기
21	한국과학기술원	신동준	글로벌 5G 통신을 위한 CMOS 다중대역 송수신기 전치단 집적회로
22	울산과학기술원	서보경	모바일 환경에서의 실시간 음성 동시통역을 위한 SSM 모델 가속 기반 프로세서
23	울산과학기술원	김승빈	스마트 글래스를 위한 In-Streaming Processing 기반 하이브리드 CIM-NPU 구조 저전력 SoC

번호	학교명	대표자	작품명
24	서울대학교	한명호	스트로브 트리거 기반 디지털 레귤레이터 및 로컬 복제 레귤레이터를 활용한 차세대 HBM 인터페이스 클럭 안정화 기술
25	세종대학교	정의석	실시간 기능 안전 기능을 지원하는 차량용 제동 및 연료 제어 신호처리 프로세서
26	서울과학기술대학교	황인성	온디바이스 멀티모달 AI를 위한 RISC-V 기반 시각-언어모델 종단 간 추론 가속 SoC
27	서울대학교	이준석	임의 클록 대응을 위한 동적 양자화 해상도 적응형 온칩 지터 측정 회로
28	서울과학기술대학교	최다훈	장문 맥락 LLM 추론을 위한 프리필/디코드 분리형 KV 캐시 압축 기반 종단 간 추론 가속기
29	서강대학교	최현지	전력 손실 저감과 에너지 전달 구간 확대를 동시에 달성하는 AMOLED 디스플레이용 이중 승압 기반 양극성 전원 공급 회로
30	한성대학교	김장호	피지컬 AI 액추에이터용 기능안전형 3상 모터제어 통합 SoC